

附件 5

变更政府采购方式单位内部会商意见表

中央主管预算单位	中国科学院
中央预算单位	中国科学院近代物理研究所
采购项目名称	FPGA 芯片
采购项目预算（万元）	96.6
拟申请采购方式	单一来源采购
单位内部会商意见 <p>兰州重离子加速器冷却储存环（HIRFL-CSR）是我国核物理研究的大型实验平台，电源系统是本加速器的重要系统，数字控制器是 HIRFL-CSR 数字电源的重要部件。主控芯片是电源数字控制器核心部件且每台电源都必须拥有一枚性能强大的主控芯片，主要负责逻辑时序、功能外设和高速通信的功能。对于控制响应要求较高的电源，其数字控制器的设计必须要考虑具备足够多的通用管脚和逻辑门的可编程逻辑门阵列（Field Programmable Gate Array, 简称 FPGA）。</p> <p>主控芯片是电源数字控制器核心部件且每台电源都必须拥有一枚性能强大的主控芯片，主要负责逻辑时序、功能外设和高速通信的功能。按照项目要求，能满足 HIRFL-CSR 数字电源数字控制器的 FPGA 芯片，必须具备 101440 个逻辑门，285 个 3.3V HR I/O 口，以及 4 对 GTX 高速线，速度需要高达 6.25Gb/s。如不满足以上指标和功能，将完不成本项目，达不到科研预期目标。因此申请采用单一来源的方式进口该芯片。</p> <p style="text-align: right;">申请单位（公章）</p> <p style="text-align: right;">2021 年 11 月 4 日</p>	
政府采购归口管理部门负责人签字	梁晋洁
财务部门负责人签字	梁晋洁
科研管理部门负责人签字	王思成
使用部门负责人签字	高大庆

说明：1. 对达到公开招标数额标准，因特殊情况采用非公开招标采购方式的采购项目，需在采购前填报此表。

2. 此表除相关部门负责人签字外，其他内容用计算机打印。